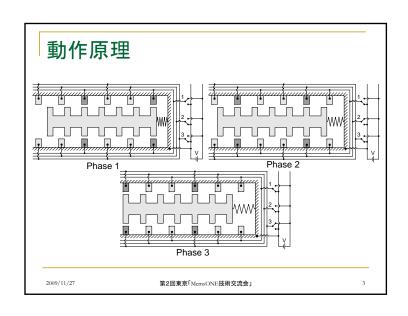
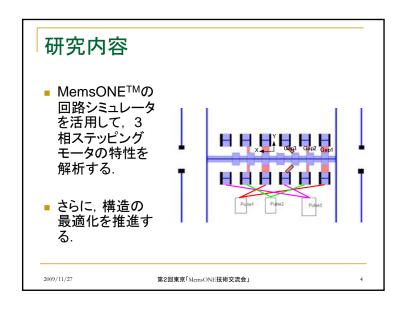
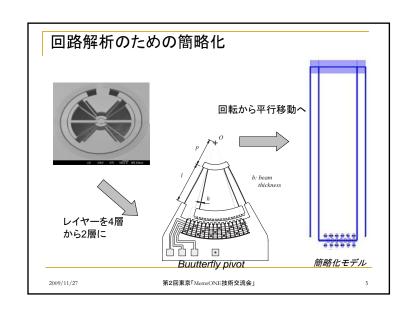
MemsONE回路解析のロータ リーステッパーモーター設計 への適用

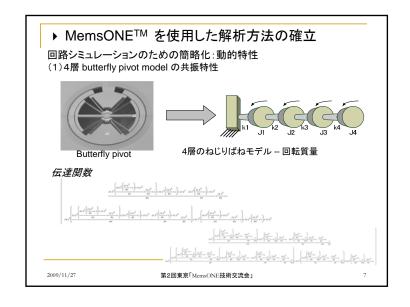
東京工芸大学 曽根 順治 (株)数理システム 望月 俊輔 東京大学 藤田 博之

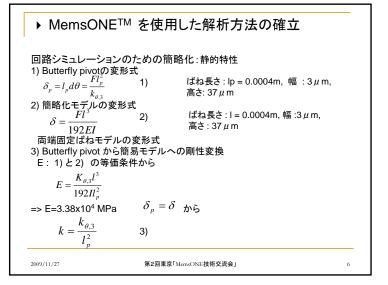


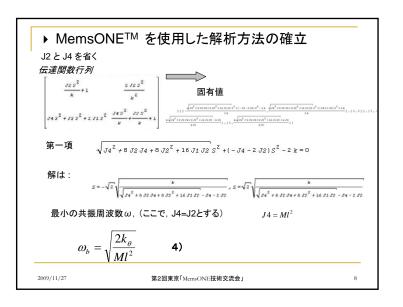
1. 背 景 現在 MEMS用の3相ステッピング モータを検討している 東京大学 藤田研究室では、MEMS技術を活用したマイクロ3相ステッピングモータをを開発しており、弊研修室は、設計支援を進めている 3相ステッピングモータ

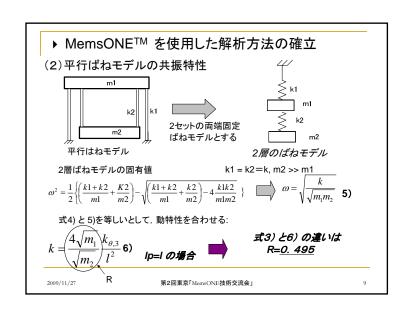


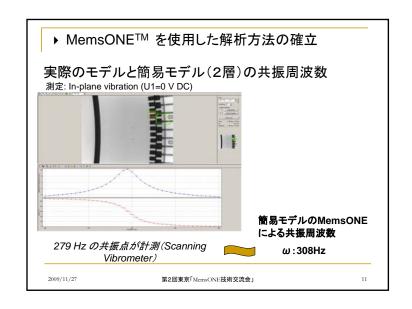


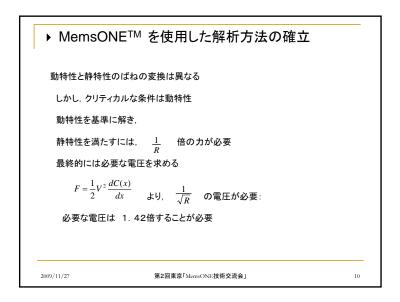


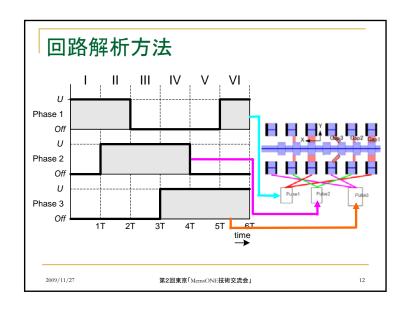




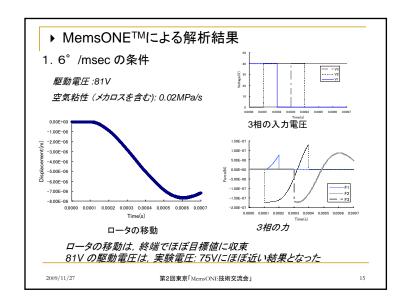


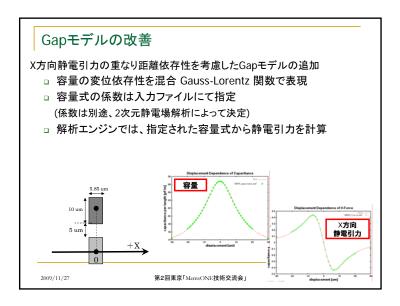


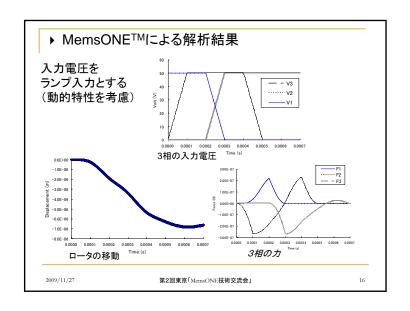




3相の電圧入力方法 * ネットリストを活用 * DC 1[V] .SUBCKT Pulse2 1 VIN 1 0 PWL(0 0 0.199NS 0 0.2NS 5 0.8NS 1 0.801NS 0 1.2NS 0) .ENDS Pulse2 x1 n74 Pulse2 * DC 1[V] .SUBCKT Pulse1 1 VIN 1 0 PWL(0 5 0.4NS 5 0.401NS 0 0.99NS 0 1NS 5 1.2NS 5) .ENDS Pulse1 x0 n80 Pulse1







まとめ

- 回路解析を行うために、解析モデルを簡略した.
- 静的特性と動的特性を変換する等価モデルを検討して, 動特性を保ちながら, 駆動電圧を求める関係を検討した.
- MemsONE™のリリース版,回路解析機能を用いて、3相ステッピングモータを解析できた.
- 電圧入力方法を改善して、駆動電圧を低くするできることを検討した。

2009/11/27

第2回東京「MemsONE技術交流会」

17